

(51)Int.Cl. [*] H 0 1 F 15/00 17/00 H 0 1 G 4/40 H 0 3 H 7/075	識別記号 庁内整理番号 D 7123-5E B 7129-5E 3 2 1 9174-5E A 8321-5 J	F I	技術表示箇所
(21)出願番号 特願平4-280498	(71)出願人 391039896 株式会社住友金属セラミックス 山口県美祿市大徳町東分字岩倉2701番1 敷地 正雄	審査請求 未請求	請求項の数2(全 5 頁)
(22)出願日 平成4年(1992)7月3日	(72)発明者 (72)発明者 杉本 昭夫 (72)発明者 松本 明 (72)発明者 山口 隆美 株式会社住友金属セラミックス内 山口県美祿市大徳町東分字岩倉2701番1 株式会社住友金属セラミックス内 山口県美祿市大徳町東分字岩倉2701番1 株式会社住友金属セラミックス内 山口県美祿市大徳町東分字岩倉2701番1 株式会社住友金属セラミックス内 (74)代理人 弁理士 吉村 博文		最終頁に続く

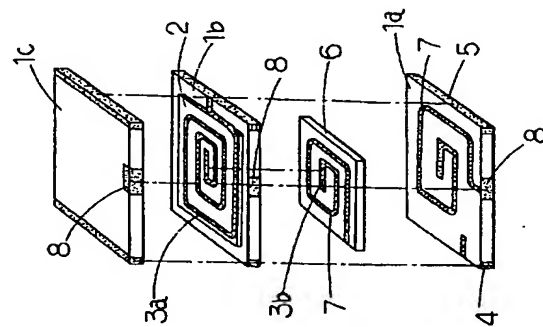
(54)【発明の名称】 LCフィルタ

(57)【要約】

【目的】 コンパクトで、高インダクタンスを有するインダクタを内蔵したLCフィルタを提供する。

【調成】 800℃～1000℃で焼成可能な低温焼成

セラミック基板において、該基板にフエライト層を内蔵した構成と、絶縁体層にフエライト材料を印刷してフエライト層を形成し、該フエライト層に導体を配した構成よりなる。



【特許請求の範囲】

【請求項1】 800℃～1000℃で焼成可能な低温焼成セラミックス基板において、フェライト層を内蔵したことを特徴とするLCフィルタ。

【請求項2】 絶縁体層にフエライト材料を配してフエライト層を形成し、該フエライト層に導体を配している請求項1に記載のLCフィルタ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、LCフィルタに係り、より詳細には、コンパクトで、高インダクタンスを有するインダクタを内蔵したLCフィルタに関する。

[0002]

【従来の技術】従来、LCフィルタとしては、電圧の増成のものがあり、例えば、『高誘電体層の片面にスパイラル状配線よりなるインダクタ導体層を、また他面にスパイラル状配線よりなるコンデンサ導体層を形成し、更にこれら二つの面間に線状導体を巻回し、かつこれを一体に焼成した構成』とされたものが知られている（特願平2-229664号の明細書参照）。

【0003】そして、このLCフィルタの場合、前記各共振回路が、チップ内部に内蔵され、外気に非接触状態の構成としているので、その信頼性を向上させ得ると共に、その構成をコンパクト化できるといふ利点を有する。

[0004]

【発明が解決しようとする課題】しかし、前述したような分布定数型のLCフィルタの場合、次のような問題がある。すなわち、

D 大きいインダクタンスを有するインダクタを設ける。大きなインダクタンスは、カット・オフ周波数のより低いLCフィルタが得られ、② インダクタンスを大きくすることによって、インダクタ導体間を形成するスパイラル状配線の長さを長くするが、その図数を増やす必要がある。

③ スパライラル状記録の長さを長くするか、またその周波数を増やす必要がある。チップのコンパクト化に限界があり、チップサイズやコストの制約上、50~100nmを越えるインダクタの形式には対応できない。受の問題がある。

【０００５】本発明は、以上のような問題点に対処して
 案察したものであって、その目的とする処は、コンパ
 ートで、高インダクタンスを有するインダクタを内蔵した
 Ｑフィルタを提供することにある。

000061

【問題を解決するための手段】そして、上記問題を解決するための手段としての本発明のＬＣフィルタは、８０℃で焼成可能な低温焼成セラミック基板において、フェライト層を内蔵した構成となる。また、本発明の他のＬＣフィルタは、前記発明において、誘導体層にフェライト材料を印刷し、該フェライト層に

導体を配した構成になり。ここで、フェライト層を形成するフェライト・ペーストとしては、通常、 Fe_2O_3 上に、 Ni 、 Zn 、 Mn 、 Cr 、 Co の酸化物より選ばれた二種以上の酸化物と、 SiO_2 、 Al_2O_3 等の助剤を加え、これを焼成後、粉砕して得られたフェライト粉に、 SiO_2 - B_2O_3 - CaO - Al_2O_3 を主成分とするガラスフリット、バインダー、溶剤を加えたものを用いている。しかし、他の配合、組成になりフェライトを用いてもよい。

100071

【作用】上記構成に基づき、本発明のLCフィルタは、フェライト層を内蔵していることより、従来と同じスバルインダクタ配線であっても、その透過率が高いので、そのインダクタ配線を大きくすることができるよう作用する。従って、本発明によれば、インダクタ母体配線を短くすることができ、チップ自体をコンパクト化でき、また容易に大電力インダクタダンスを有するインダクタを、内蔵させることが可能なので、カットオフ周波数のより低い分布定数LCフィルタを得ることができ、より低い分布定数LCフィルタを得ることができる。

[0008]

【実施例】以下、図面を参照しながら、本発明を具体化した実施例について説明する。ここに、図1～図4は、本発明の実施例を示し、図1は第1実施例の展開斜視図、図2は第2実施例の展開斜視図、図3は第3実施例の展開斜視図、図4は第4実施例で、最上部のオーバーコート図を省略した状態の展開斜視図である。

【0009】—实施例1—

本実施例のICフィルタは、 SiO_2 - B_2O_3 - CaO - Al_2O_3 系ガラス粉末と、アルミナ粉末とからなるセラミックグリーンシート1a、1b、1cを積層して生チップとし、これを800〜1000℃で焼成して形成されている。そして、セラミックグリーンシート1bの上面には、フェライト・ペーストによりバタ印刷してフェライト層2が形成されている。またその上面にはスパイラル状のインダクタ導線3aが配置され、信号入力端子4、信号出力端子5と接続されている。

【0010】また、セラミックグリーンシート1aとセラミックグリーンシート1bとの間には、誘電体層6がラミネードされている。その上面にはスパイラル状のインダクタ素子と母体3bが配置され、母入力端子4、母出力端子5と接続され、またセラミックグリーンシート1aの上面にはスパイラル状のコンデンサ用母体7が配置され、コンデンサ用母体7はアース端子8に接続されている。

【0011】ここで、フェライト層2を形成するフェライト・ペーカストとしては、酸化物系フェライト (Fe_2O_3 , Co , Ni , Zn , Mn , Cr , Co の酸化物より選ばれたものまたは二種以上の酸化物と、 SiO_2 , Al_2O_3 等の助剤を加え、これを焼成後、粉砕して得られたガラスフラスコ(粉)に、 SiO_2 - B_2O_3 - CaO - H_2O を主成分とするガラスリット、溶剤を加えたものを用いている。

なうち、フェライト粉末：30～100重量％、助剤（ SiO_2 、 Al_2O_3 等）：70～30重量％を添加して得た配合組成物100部に対して、 SiO_2 - B_2O_3 - CaO - Al_2O_3 系ガラス粉末を、5～30部添加した組成物：100部に対して10～40部のビシクル（樹脂を有機溶剤に溶かした印刷用バインドー）を加えてペースト状にして得た組成物のものを用いている。なお、助剤を全く添加しない場合は、収縮マッチングが不十分となり、若干「反り」の問題が生じるケースがある。

[0012] そして、本実施例のLCフィルタは、フェライト層2を有し、誘電体層2を介してインダクタ素子3aが配置されているので、誘電体層2によって、そのインダクタ素子を大きくすることができると同時に作用する。

[0013] 次に、本発明の効果を確認するため、本実施例フィルタにおけるインダクタ素子と、図1に示すLCフィルタにおいて、フェライト層を外した構成におけるインダクタ素子との比較試験を行った。その結果、本実施例フィルタの場合、従来のフィルタの5倍程度大きいインダクタ素子が得られた。このことより、本実施例フィルタによれば、その構成を一層コンパクト化できるLCフィルタを組立できることが確認できる。なお、フェライトペーストの組成、特に、 Ni 、 Zn 、 Mn 、 Co の酸化物の種類、量を変えることで、その量は、一層大きくなることも確認できた。

[0014] -実施例2-

本実施例のLCフィルタは、図2に示すように、セラミックグリーンシートよりなる絶縁体層10a、10b、10c、10dの4層と、誘電体層11a、11bの2層とを積層・焼成した構成よりなる。そして、絶縁体層10bの上にはフェライト・ペーストをベタ印刷して形成したフェライト層12が配置され、その上にスパイラル状のインダクタ素子13が配置されていて、また誘電体層11aにはコンデンサ用素子14が、誘電体層11bにはインダクタ素子13が印刷されている。また、絶縁体層10cの裏面（下面）には、フェライト・ペーストをベタ印刷して形成したフェライト層12が配置されている。

[0015] そして、本実施例のLCフィルタの場合、フェライト層12、12によって、近傍に位置するインダクタ素子13、13のインダクタ素子が大きくできるように作用する。

[0016] -実施例3-

本実施例のLCフィルタは、それぞれインダクタ素子（又は外部電極素子）とコンデンサ用素子（又は外部電極素子）とがそれぞれ印刷されたLFC層20、フェライト層21、誘電体層22、フェライト層21、LFC層20を積層・焼成して形成した構成よりなる。そして、本実施例においても、前述した実施例と同様に、インダクタ素子を大きくすることができる。

[0017] -実施例4-

本実施例のLCフィルタは、アース電極30、信号入力電極（AG素子）31を備えたLFC層32の上面に、中間にフェライト層33をサンドイッチ状に配置した誘電体層34、34を配置し、LFC層32にインダクタ用素子35とコンデンサ用素子36とをそれぞれ配置すると共に、誘電体層35とコンデンサ用素子36とをそれぞれ誘電体層34、34間を巻回し、スパイラルを形成した構成よりなる。

[0018] そして、本実施例の場合、スパイラル状の素子が、内部にフェライト層33を配している誘電体層34、34間を巻回して形成するようにしているため、その構成を一層小型化できるように作用する。

[0019] なお、本発明は、上述した実施例に限定されるものではない。本発明の要旨を逸脱しない範囲内で変形実施できる構成を含む。図に、前述した実施例においては、フェライト層をベタ印刷により配した構成で説明したが、必要な箇所、例えば、素子と対応する部位にだけ、例えば、スクリーン印刷等によって配する構成としてもよい。また、フェライトシート体を予め形成し、これを積層するようにして用いる構成としてもよい。

[0020]

[発明の効果] 以上の説明より明らかなように、本発明のLCフィルタによれば、フェライト層を内蔵していることにより、従来の同サイズのバイラル状配線であっても、その透過率が高くなるので、そのインダクタ素子を大きくすることができるといえる。

[0021] また、本発明のLCフィルタによれば、インダクタ素子配線を短く、あるいは回数を少なくすることができると、チップ自体をコンパクト化できると共に、容易に大きいインダクタ素子を有するインダクタを内蔵させることができ、カットオフ周波数のより低い分布定数LCフィルタを得ることができるといえる効果がある。

[0022] 更に、本発明のLCフィルタによれば、層数を少なくできるので、作成手段を簡便化でき、そのコストダウンを図れ、またインダクタの配線を短くできるので、ESRの低減ができ、フィルタ特性の向上を図ることができる。

[図面の簡単な説明]

[図1] 本発明の第1実施例の原理図である。

[図2] 第2実施例の原理図である。

[図3] 第3実施例の原理図である。

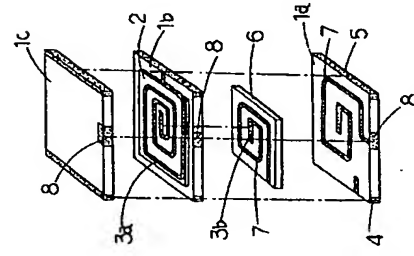
[図4] 第4実施例、最上層のオーバーコート層を省略した状態の原理図である。

(符号の説明)

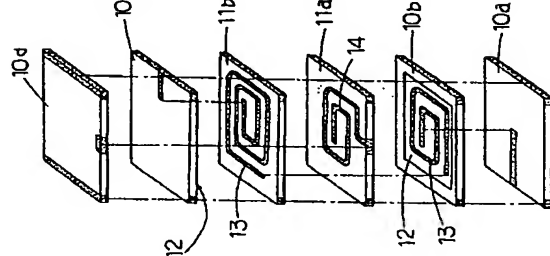
1・・・セラミックグリーンシート、2・・・フェライト層、3・・・インダクタ素子（AG素子）、4・・・信号入力端子、5・・・信号出力端子、6・・・誘電体層、7・・・コンデンサ用素子、8・・・アース端子、

10・・・絶縁体層、11・・・誘電体層、12・・・フェライト層、13・・・インダクタ素子、14・・・コンデンサ用素子、20・・・LFC層、21・・・フェライト層、22・・・誘電体層、30・・・アース電極、31・・・信号入力出力電極（AG素子）、32・・・LFC層、33・・・フェライト層、34・・・誘電体層

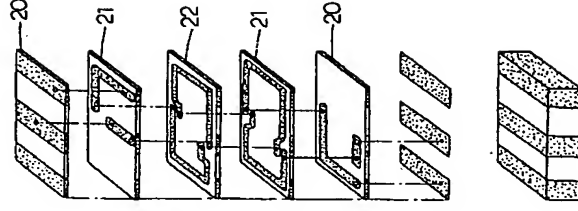
[図1]



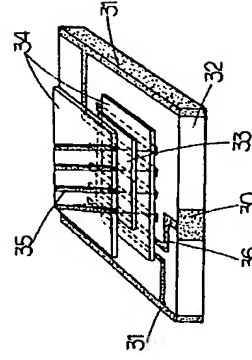
[図2]



[図3]



[図4]



フロントページの続き

(7)発明者 大友 省三

山口県美祿市大畑町真分字岩倉701番1
株式会社住友金属セラミックス内

特開平6-20839

JP Unexamined patent publication H6-20839

[CLAIM 1] An LC filter, which is made of a low-temperature sintered ceramic substrate that is sintered at 800 to 1000°C, characterized in that a ferrite layer is formed therein.

[CLAIM 2] The LC filter according to claim 1, wherein a ferrite material is placed on an insulating layer to form said ferrite layer, with a conductor being placed on said ferrite layer.

...

[0004]

[MEANS TO SOLVE THE PROBLEMS]

However, the above-mentioned distribution constant type LC filters have the following problems:

(1) Since it is difficult to install an inductor having a great inductance, it becomes difficult to obtain an LC filter that has a lower cut-off frequency. (2) In order to increase the inductance, it is necessary to increase the length of the spiral-shaped wiring for forming an inductor conductive layer or to increase the number of the layers.

(3) Since it is necessary to increase the length of the spiral-shaped wiring for forming an inductor conductive layer or to increase the number of the

layers, there is a limitation in miniaturizing the chip, and it is not possible to deal with an inductor form exceeding 50 to 100 nH due to limitations on the sizes and costs.

[0005]

The present invention has been made considering the aforewssaid problems, and its object is to provide an LC filter formed in a compact size and an inductor having a great inductance.